3 Architectuur

De dual-bus architectuur (Intel DIB) betreft

* de opsplitsing van de systeembus in back side bus en front side bus
* de opsplitsing van de chipset in north bridge en south bridge
* de splitsing in busbreedte en bandbreedte
* de overgang van Pentium naar Core i

Bij parallelle communicatie

* wordt 1 bit per klokcyclus verstuurd
* worden 2 bits per klokcyclus verstuurd, 1 in elke richting
* worden meer bits gelijktijdig naast elkaar verstuurd
* zijn er geen bussen nodig

DMA in de systemcontroller betekent

* direct memory access
* digital media association
* direct marketing association
* geen van bovenstaande

Een interrupt request wordt voorgesteld door de afkorting

* int
* irq
* nmi
* ide

Welke bewering over BIOS is NIET juist?

* BIOS betekent Basic Input/Output System
* BIOS bevat de firmware om te booten
* BIOS is een vorm van RAM-geheugen
* BIOS is door Intel vervangen door UEFI

PCI-express

* is een 2-weg seriële bus
* is een soort moederbord
* is een soort uitbreidingskaart
* is een parallelle gegevensverbinding

IEEE 1394 kennen we beter als

* USB
* HDMI
* WLAN
* Firewire

USB is

* een chipset
* een root hub
* een externe seriële bus
* een verbinding met een touchscreen

Als we het hebben over de ATA-standaard, betreft dit

* de meest gebruikte parallelle interface voor harde schijven
* een manier om mobiele computers te kunnen uitbreiden
* de doorvoersnelheid van data in bussen
* de aansluiting van tapedrives

De ALU in de microprocessor maakt onderdeel uit van

* de adreseenheid
* de rekeneenheid
* de besturingseenheid
* de uitvoeringseenheid

Register CX is

* een algemeen register
* een segmentregister
* een indexregister
* een vlagregister